

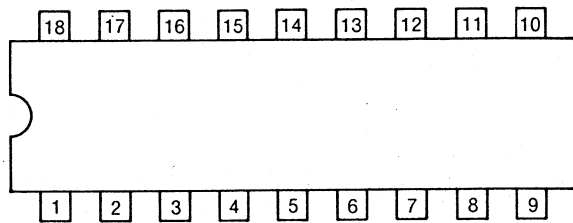
μPD2834C(PLL FREQUENCY SYNTHESIZER)

最大定格 (Ta=25℃)

項 目	記 号	定 格	単 位
電 源 電 圧	V _{DD}	-0.3~+7.0	V
入 力 電 圧	V _{IN}	-0.5~+V _{DD} +0.5	V
出 力 電 圧	V _{OUT}	-0.5~+V _{DD} +0.5	V
出 力 電 圧*1	V _{OUT}	-0.5~+V _{DD} +3.5	V
動 作 温 度	T _{OPR}	-40~+85	℃
保 存 温 度	T _{STG}	-65~+150	℃

*1: EOU端子のみ

PIN CONNECTION



端子	名 称	端子	名 称
1	STB	10	LD
2	R	11	EO
3	P-OUT	12	EOD
4	P-IN	13	EOU
5	PSC	14	Q7
6	DATA	15	Q10
7	CK	16	Q9
8	V	17	R-IN
9	GROUND	18	V _{DD}

BLOCK DIAGRAM

